



1 А – длина вывода, в пределах которой производится контроль смещения плоскостей симметрии выводов от номинального расположения.  
 2 Б – ширина зоны, которая включает действительную ширину микросхемы и неконтролируемую часть выводов.

Корпус 5133.48-3