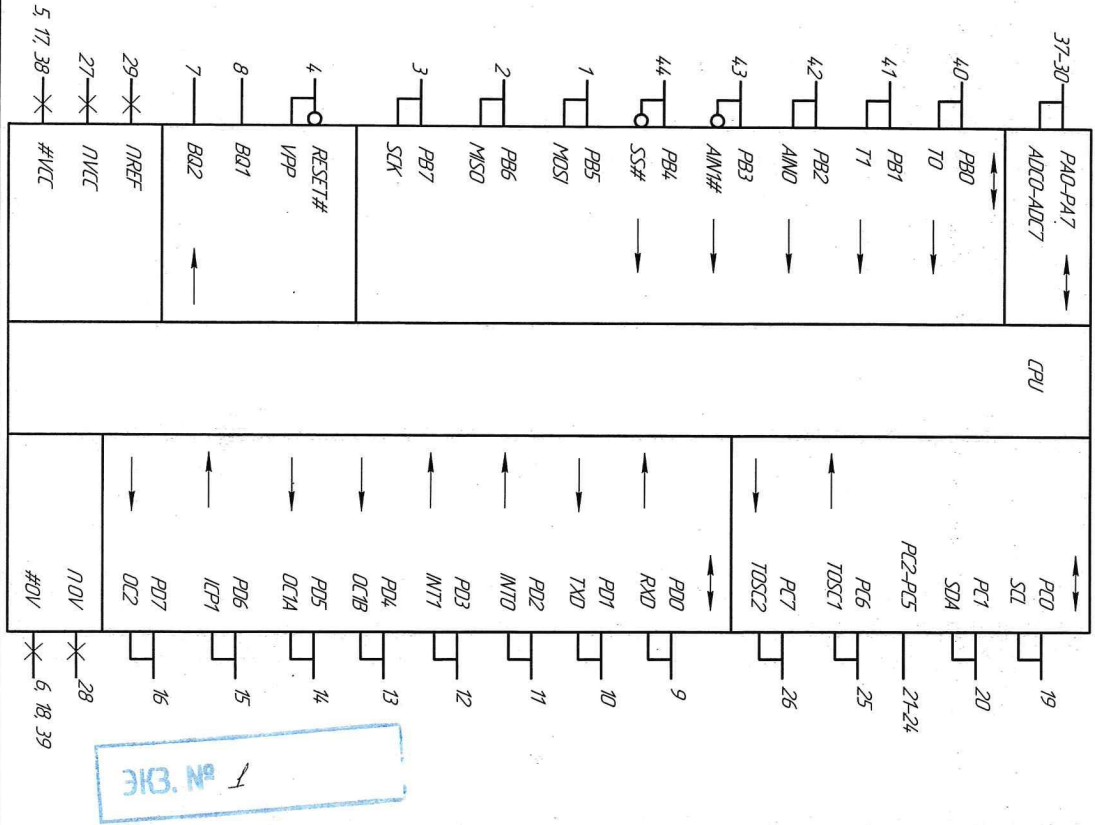
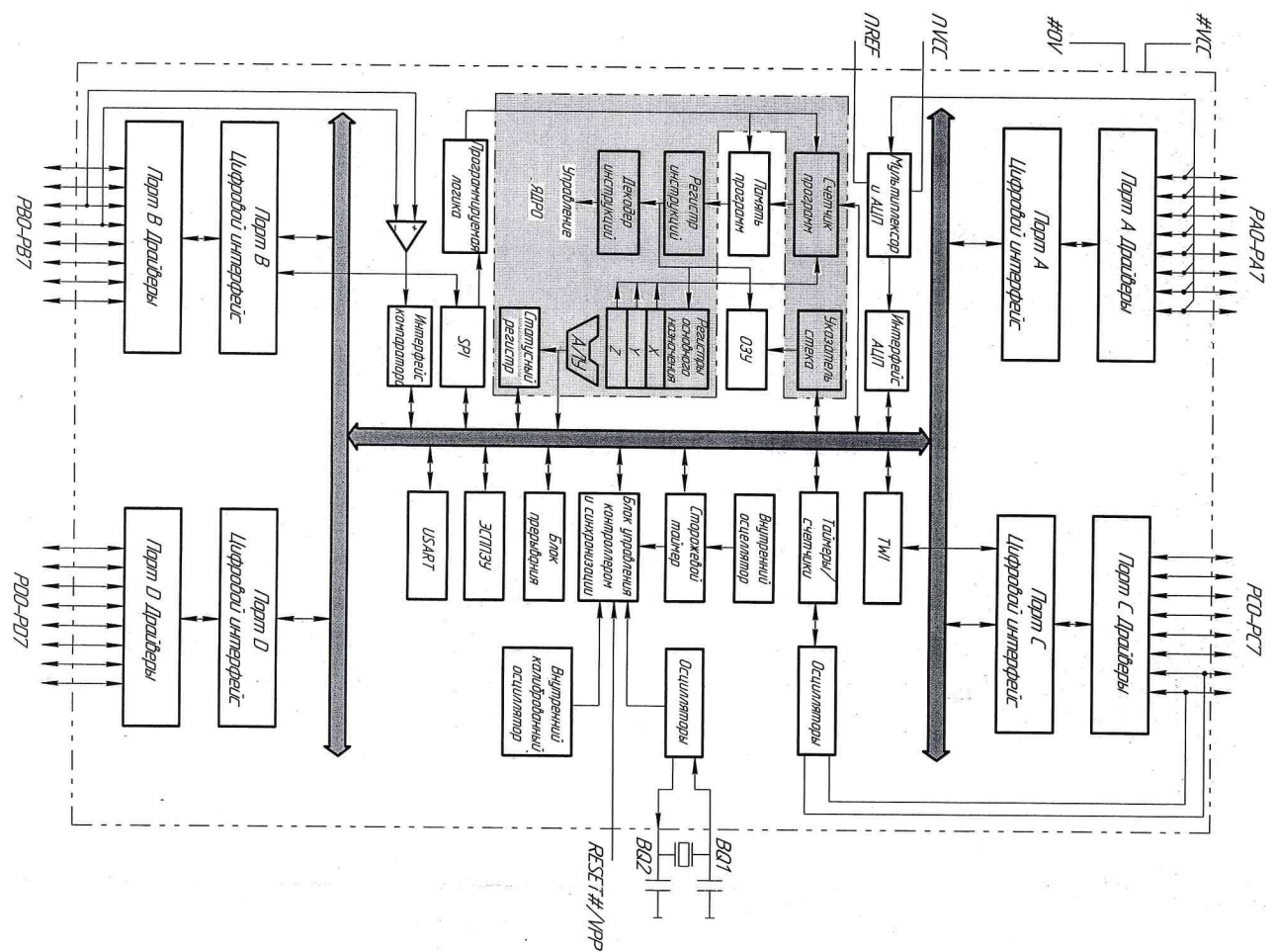


LE1L05621E7V/ДФК

Инд. № подл.	Подп. и дата	Взам. инд. №	Инд. № дудл.	Подп. и дата	Справ. №	Перв. примен.
12418	21.04.21					КФД/14.31295.071



Имя	Лист	№ докум.	Подп.	Дата	Микроплата	К194.6В11014	Лист	Масштаб	Масштаб
Разработчик	А.И.Иванов	21.04.21	21.04.21	21.04.21	Схема электрическая принципиальная		1	1	3
Проверено	В.В.Петров	21.04.21	21.04.21	21.04.21					
Утверждено	И.И.Сидоров	21.04.21	21.04.21	21.04.21					
Начальник	А.А.Долгова	21.04.21	21.04.21	21.04.21					
Удобр.	С.С.Смирнов	21.04.21	21.04.21	21.04.21					

КФД/14.31295.07131

ЭЛ. № 310

КФДЛ.431295.07131

Таблица 1

Номер вывода	Обозначение		Функциональное назначение вывода	Тип вывода
	вывода	альтернативной функции вывода		
37-30	PA0-PA7	ADCO-ADC7	Вход/выход 8-разрядного двунаправленного порта A Вход АЦП, каналы 0-7	I/O I
40	PB0	TO	Вход/выход 8-разрядного двунаправленного порта B Вход таймера/счетчика 0	I/O I
41	PB1	T1	Вход/выход 8-разрядного двунаправленного порта B Вход таймера/счетчика 1	I/O I
42	PB2	AIN0	Вход/выход 8-разрядного двунаправленного порта B Прямой вход аналогового компаратора	I/O I
43	PB3	AIN1#	Вход/выход 8-разрядного двунаправленного порта B Инверсный вход аналогового компаратора	I/O I
44	PB4	SS#	Вход/выход 8-разрядного двунаправленного порта B Инверсный вход выбора интерфейса SPI	I/O I
1, 2	PB5, PB6	MOSI, MISO	Вход/выход 8-разрядного двунаправленного порта B Вход/выход данных интерфейса SPI	I/O I/O
3	PB7	SCK	Вход/выход 8-разрядного двунаправленного порта B Вход/выход тактового сигнала интерфейса SPI	I/O I/O
19	PC0	SCL	Вход/выход 8-разрядного двунаправленного порта C Вход/выход тактового сигнала интерфейса TWI	I/O I/O
20	PC1	SDA	Вход/выход 8-разрядного двунаправленного порта C Вход/выход данных интерфейса TWI	I/O I/O
21-24	PC2-PC5	-	Вход/выход 8-разрядного двунаправленного порта C	I/O
25	PC6	TOSC1	Вход/выход 8-разрядного двунаправленного порта C Вход подключения часового кварцевого резонатора	I/O I
26	PC7	TOSC2	Вход/выход 8-разрядного двунаправленного порта C Выход подключения часового кварцевого резонатора	I/O O
9	PDO	RXD	Вход/выход 8-разрядного двунаправленного порта D Вход последовательного приема данных интерфейса UART	I/O I
10	PD1	TXD	Вход/выход 8-разрядного двунаправленного порта D Выход последовательной передачи данных интерфейса UART	I/O O
11	PD2	INT0	Вход/выход 8-разрядного двунаправленного порта D Вход внешнего прерывания 0	I/O I
12	PD3	INT1	Вход/выход 8-разрядного двунаправленного порта D Вход внешнего прерывания 1	I/O I

Инд. № подл.	Подп. и дата	Взам. инд. №	Инд. № дубл.	Подп. и дата
81418	12.04.11			

Изм.	Лист	№ докум.	Подп.	Дата

КФДЛ.431295.07131

Лист
2

Копировал

Формат A4

КФДЛ.431295.07131

Окончание таблицы 1

Номер вывода	Обозначение		Функциональное назначение вывода	Тип вывода
	вывода	альтернативной функции вывода		
13	PD4	OC1B	Вход/выход 8-разрядного двунаправленного порта D Компараторный выход В таймера/счетчика 1	I/O O
14	PD5	OC1A	Вход/выход 8-разрядного двунаправленного порта D Компараторный выход А таймера/счетчика 1	I/O O
15	PD6	ICP1	Вход/выход 8-разрядного двунаправленного порта D Вход захвата данных таймера/счетчика 1	I/O I
16	PD7	OC2	Вход/выход 8-разрядного двунаправленного порта D Компараторный выход сравнения таймера/счетчика 2	I/O O
29	PREF	—	Вывод опорного напряжения	—
27	PVCC	—	Вывод питания аналоговой части микросхемы	—
28	POV	—	Общий вывод аналоговой части микросхемы	—
7	BQ2	—	Выход инвертирующего усилителя осциллятора	O
8	BQ1	—	Вход инвертирующего усилителя осциллятора Вход тактового сигнала	I I
4	RESET#	VPP	Вывод сигнала общего сброса Вывод программирования	I I
6, 18, 39	#OV	—	Общие выводы O B	—
5, 17, 38	#VCC	—	Выводы питания цифровой части микросхемы	—

Примечания

1 Все выводы #OV и POV объединены на кристалле общей шиной

2 Условные обозначения: I – вход, O – выход

Изм. № подл.	Подп. и дата	Взам. инв. №	Инд. № ауд.	Подп. и дата
12.8.18	С.И.И.И.И.			

Изм.	Лист	№ докум.	Подп.	Дата

КФДЛ.431295.07131

Лист

3

Копировал

Формат А4