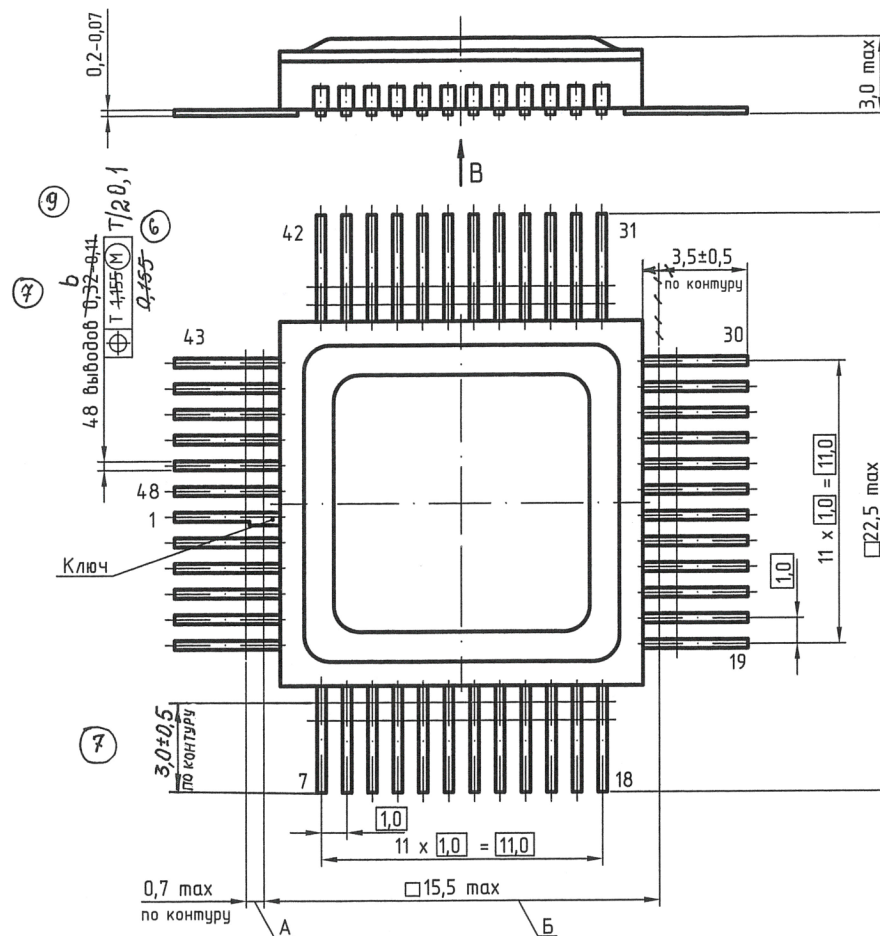
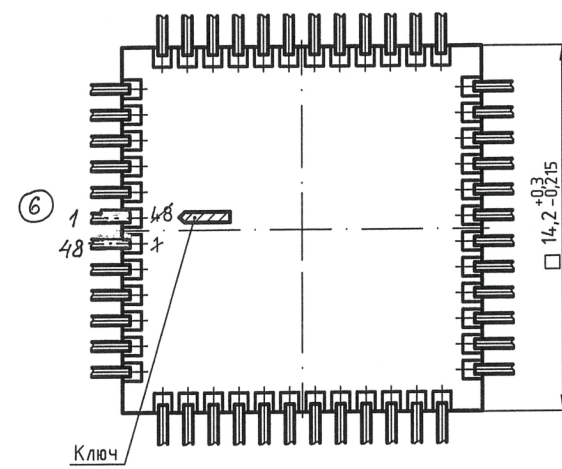




В



1. А - длина вывода, в пределах которой производится контроль смещения плоскостей симметрии выводов от номинального расположения.
2. Б - ширина зоны, которая включает действительную ширину микросхемы и неконтролируемую часть выводов.
3. Нумерация выводов показана условно.
4. Микросхема интегральная в корпусах Н16.48-1В, Н16.48-1ВН, Н16.48-1ВНБ, Н16.48-2В, 5133.48-3, МК 5133.48-4 (8)

Корпус	б
Н16.48-1В	0,32-0,11
Н16.48-2В	
МК 5133.48-4	
5133.48-3	
Н16.48-1ВН	0,34-0,12
Н16.48-1ВНБ	